CLAIMS DETAILED DESCRIPTION TECHNICAL FIELD PRIOR ART EFFECT OF THE INVENTION TECHNICAL PROBLEM MEANS EXAMPLE DESCRIPTION OF DRAWINGS DRAWINGS

[Translation done.]

* NOTICES *

JPO and INPIT are not responsible for any damages caused by the use of this translation.

- 1. This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.**** shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

EFFECT OF THE INVENTION

[Effect of the Invention]

This invention is set to a solid electrolytic capacitor as mentioned above. To both sides of a tabular anode plate object Since the resin layer was allotted and it joined, the printed circuit board which carried out sequential generation of a dielectric layer, an electrolyte layer, and the conductor layer, prepared the cathode terminal through each conductor layer, and equipped both sides of a capacitor element, and a nothing and this capacitor element with the desired circuit pattern Even if a mechanical strength is a brittle solid electrolyte, it is protected by the printed circuit board arranged to both sides, and a reliable solid electrolytic capacitor can be obtained.

Moreover, if the desired circuit pattern is beforehand formed in the printed circuit board, other electronic parts can be mounted and high density assembly will become easy. Furthermore, in the manufacture approach of this solid electrolytic capacitor, two or more anode plate objects with which sequential generation of a dielectric layer, an electrolyte layer, and the conductor layer was carried out on the surface of one side in the capacitor element were stuck, and are formed. Therefore, by generating an electrolyte layer ctc. one by one to the base of a simple substance, it becomes easy to generate respectively the electrolyte layer of the front face of the anode plate object to stick etc. to homogeneity, and a production process becomes simple, and also dependability improves.

[Translation done.]

(19)日本国特許庁 (JP)

(12) 特 許 公 報(B2)

(11)特許番号

第2950587号

(45)発行日 平成11年(1999) 9月20日

(24) 登録日 平成11年(1999) 7月9日

(51) Int.Cl. ⁸		識別記号	FΙ		
H01G	9/08		H01G	9/08	z
	9/004			9/05	Н
	9/04				z

請求項の数2(全 4 頁)

(21)出願番号	特顧平2-154893	(73)特許権者 99999999	
		日本ケミコン株	式会社
(22)出廣日	平成2年(1990)6月13日	東京都青梅市東	青梅1丁目167番地の1
		(72) 発明者 島田 晶弘	
(65)公開番号	特別平4-48616	東京都青梅市東	青梅1丁目167番地の1
(43)公開日	平成4年(1992)2月18日	日本ケミコン	株式会社内
審查請求日	平成9年(1997)6月13日		
Liquid and a particular of the second	1,340) (1111) 2,7411 2	審査官 大澤 孝次	
		(58)調査した分野(Int.Cl. ⁶ , DB名)	
		H01G 9/08	
		H01G 9/04	
		1	

(54) 【発明の名称】 固体電解コンデンサおよびその製造方法

(57) 【特許請求の範囲】

【請求項1】板状の陽極体の両面に、誘電体層、電解質 層治まで準電体層を耐火生成し、各準電体層を介して陰 極端子を配けてコンデンサ素子となし、このコンデンサ 素子の両面に、所望の配線パターンを備えたブリント基 板を、樹脂層を配して接合した固体電標コンデンサ。 【請求項2】コンデンサ素子を、表面に防電体層、電解 質層および将電体局が順次生成された機変の脳板体を貼

り合わせて形成する請求項1記載の固体電解コンデンサ

【発明の詳細な説明】

の製造方法。

[産業上の利用分野]

この発明は、固体電解コンデンサに関し、特に有機導電性化合物を利用した板状の固体電解コンデンサにかかる。

[従来の技術]

近年の電子機器の小型化、プリント基板への実装効率 の向上等の要請から電子部品の小型化が進められてい る。これに伴い、電解コンデンサにおいても小型化が進 められている。

ところが、電解コンデンサ、特に電解質として電解液 を使用した電解コンデンサの場合、電解液を一定の収納 空間に密閉しておくことが必要である。

そのため、電解コンデンサを小型化するには、各種の 機楽がなされているものの、例えばブリント基核からの 高さ寸弦をUmaないし4mm程度とすることが限界であ り、セラミックコンデンサの外形寸法と同等の1mmない し3mm程度の電解コンデンサを実現することは極めて困 難であった。

一方、電解液を使用しない固体電解コンデンサは、一

般的に、表面に酸化皮膜瘤が形成されたタンタル等から なる陽極体に、例えば二酸化マンガン等からなる固体電 解質層を形成し、更にカーボンペーストおよび酸ペース ト等からなる雑電体層を形成した構成からなる。このよ うな担体電解コンデンサは、電解質が固体であるため小 型化が比較的容易であり、小型化が可能である。

[発明が解決しようとする課題]

しかしながら、従来の国体電解コンデンサでは誇電索 整範囲が0.1~10μ F程度に限られてしまう。またその インピーグンス特性は、電解液を使用した電解コンデン サよりは優れるものの、セラミックコンデンサ等と比較 すると来だ充分ではなく、また陽極体にタンタルを使用 した場合はコスト高となってしまう。

また、電子機器における電子部品の実装効率は、電子 部品自体の外形寸法による制約があるため限界があり、 例えば電子部品間もしくは電子部品と筐体との隙間等の 無駄な空間が依然として電子機器の小型化を阻んでい る。

あるいは、従来無駄であった空間にブリント基板を配 置し、あるいは可挽性のあるブリント基板により無駄な 空間を極力削減することは終みられているものの、静電 容量範囲が10μ F以上の比較的容量が大きい電解コンデ ンサをブリント基板に実接することが必要とされる場 も、少なくとも高さ寸法が10mない14mm程度の占有空 間が生じてしまう。そして、この占有空間が更に無駄な 空間を生み、電子部品の効率的な実装を困難にしてい 空

この発明の目的は、電子機器における部品の実装効率 を向上させる板状の固体電解コンデンサを実現すること にある。

[課題を解決するための手段]

この発明は、風体電解コンデンサにおいて、板状の 雄体の両面に、誘電体層、電解質層および導電体層を 次生成し、各導電体層を介して陰極端子を設けてコンデ ンサ素子となし、このコンデンサ素子の両面に、所望の 配線バターンを備えたプリント基盤を、樹脂層を配して 総合したことを特徴としている。

また、この固体電解コンデンサの製造方法において、 コンデンサ素子を、一方の表面に誘電体層、電解質層お よび等電体層が順次生成された複数の勝極体を貼り合わ せて形成することを特徴としている。

[作 用]

図面に示すように、この発明では、表面に誘電体層、 電解質層とおよび導電体層 3 を撰次生成した勝電体 1 と、導電体層 3 の表面に配置する陰極端子4、および 極体 1 に接続された勝極端子5 とからなるコンデンサ素 子12の両面に、所望の配線パターン7 を備えたブリント 基板6 を配置しているため、板状の固体電解コンデンサ 自体をプリント基板とし、他の電子部品を実装すること ができるようになる。 また、電解質層2が、機械的に脆弱なポリピロールで ある場合、コンデンサ素子12の両面に配置されるプリン ト基板6により外部からの機械的ストレスが電解質層2 にまで及ぶことがない。

[実施例] 次いで、この祭明の実施例を図面にしたがい説明す

る。 第1図は、この発明の実施例による固体電解コンデン

第1 図は、この発明の実施例による固体電解コンデン サを示す斜視図、第2 図は実施例による顕極体の概念標 造を示した部分断面斜視図である。第3 図は、この発明 の他の実施例を示す斜視図である。

勝極体1は、第2図に示すように、アルミニウム等の 弁作用金属からなる板状体からなり、その表面に形成さ れる誘電体層、電解質層2および導電体層3とからな る。

すなわち、腸極体1の表面に、選択的なエッチング処理、 現、例えば電解エッチング処理を施して拡面化するとと もに、化成処理を施して酸化た膜を形成する。この酸化 皮膜は、アルミニウムである腸極体1の表層が酸化した 酸化アルミニウムからなり、影電体層となる。

そして、この誘電体層の表面に、ポリピロール等から なる電解質層 2 を生成する。電解質層 2 は、膨極体 1 を 酸化剤を含まするピロール溶液中に浸漬して、化学重合 によりピロール薄膜を形成し、更にピロールを密解した 電解重合用の電解液中に浸漬するとともに電圧を印加し で、厚さ数 にないし数チェルに生成する。

更に、電解質層 2 の表面には準電体層 3 をスクリーン 印刷している。導電体層 3 は、カーボンペーストおよび 銀ペーストからなる多層構造、もしくは導電性の良好な 金属粉を含有する導電性接着剤からなる単層構造の何れ でもよい。

そして、表面に電解質層 2 等が生成された微数の晶体 体1を、互いの裏面に設布した導電性の接着素等を介し て接合し、第1 図に示したように、表裏に電解質層 2 お よび導電体層 3 等が順次生成された晶極体 1 とする。更 に、この個極体 1 の両面、すなわち晶極体 1 の導電体層 3 に、網等の平用付け可能な金属からなる隆盛機分 4 を 密着させてコンデンサ素子12を形成する。なお陰極端子 4 は導電性の接着剤を介して導電体層 3 に接合してもよ い

また、陽極体1の少なくとも一方の表面には、陽極引 き出し用の陽極端子5を接続する。この陽極端子5は、 半田付け可能な飼等の金属からなり、陽極体1とは超音 披溶核、レーザ溶核等の手段で接合している。

コンデンサ素子12の両面には、表面に特定の配線パタ ・ン1を形成したブリント基板6を耐熱化の機能層 8を 介して接合する。ブリント基板6は、この実態例では、 厚さ0.6mmのガラスエポキシの片面に配線パターン7を 形成したものを使用し、エポキシ樹脂を表面に塗布した コンデンサ素子12の両面に配置して密着させた。このと き、鶍極端子5および陰極端子4はプリント基板6の端 部から外部に突出させる。特に複数の陰極端子4はその 突出部分において超音波溶接等の手段で互いに接続させ る。

このような固体電解コンデンサでは、配線パターン7 が表面に形成されたプリント基板6により内部の固体電 標度2 が保護されるとともに、他の電子部品をこのプ リント基板6に実装することが可能になる。

次いで第3図に示したこの発明の別の実施例について 説明する。 熱極体1は、先の実施例と同様にアルミニウ ム等からなり、その表面に選択的に酸化皮膜隔、ポリピ ロール等の電解質解2および準電体層3を預失生成して いる。この影極体1を複数貼り合わせるとともに、陽極 体1の郷電体層3の表面には、第等の半田付け可能な金 属からなる陰極引き出し用の陰極端子9を配置し、コン デンサ業子13を形成する。陰極端子9は、先の実施例に おける陰極等4と比較して現く形成している。

コンデンサ票子13の同国には、ガラスエポキン等から なるとともに、表面に配線パターン7が印刷されたプリ ント基板10を樹脂層8を介して配置し、エポキン樹脂等 を介して固着している。そして、ブリント基板10の配線 パターン7と共に、陽極体1および陰極端子9をそれぞ れ資油7る複数の洗11を備えている。

この実施例において勝極体1 および修権機干9は、ブ リント基板10の透孔11を介して他の電子部品、もしくは このブリント基板10に実装される他の電子部品と電気的 に接続される。そのため、前記の実施例のように両極端 子4.5が外部に突出することがなく、電子機器へのより 効率的な建築が可能になる。

なお、この実施例においてプリント基板10には、陽極 体1および陰極端子9をそれぞれ貫通する複数の透孔11 を設けたが、必要に応じて一方の電極、すなわち、例え ば陰極端子9のみを貫通する透孔をを設けてもよい。 「発卵の効果」

【第1図】

以上のようにこの差別は、国体電解コンデンサにおい 、板状の陽極体の両面に、誘電体層、産解質層および 導電体層を順文生成し、各事電体層を介して陰極端子を 設けてコンデンサ素子となし、このコンデンサ素子の両 面に、所望の配線パターンを備えたブリント基板を、樹 脂層を配して発をしたので、機械的強度が聴き返体電 解質であっても、両面に配置されるブリント基板により 保護され、信頼性の高い国体電解コンデンサを得ること ができる。

また、プリント基板に予め所望の配線パターンを形成 しておけば、他の電子部品の実装することができ、高密 度実装が容易になる。

更に、この固体電解コンデンサの製造方法において、 コンデンサ来子を、一方の表面に誘電体操、電解製層お よび導電体層が順次生成された複数の陽極体を貼り合わ せて形成している。そのため、単体の基体は順次電解質 層等を生成することにより、貼り合わせる陽極体の表面 の電解質層等を各々均一に生成することが容易になり、 製造工機が響像になるほか情報性が向上する。

【図面の簡単な説明】

第1図は、この発明の実施例による固体電解コンデンサ を示す納摂図、第2図は実施例による둶極体の概念構造 を示した部分断面斜視図である。第3図は、この発明の 他の実施例を示す斜視図である。

【第2図】

- 1 器極仏
- 2 ……電解質層
- 3……導電体層
- 4,9……陰極端子
- 5……陽極端子 6.10……プリント基板
- 7……配線パターン
- 8 ·····樹脂屬
- 11透孔
- 12.13……コンデンサ素子

5 (隔極端子) 7 (反独パターン) (隔極体) 1 3 (導電体層) 6 (分か基度) 7 (反独パターン) 2 (電解質層) (隔極体) 1a (同極体) 1a (同体) 1a (同体

(陰極端子) /

